

## スピンドバイス・ストレージプロジェクト発足シンポジウムの御案内

拝啓、皆様にはますます御健勝のこととお慶び申し上げます。

このたび、東北大学電気通信研究所では、文部科学省「次世代 I T 基盤構築のための研究開発」の「高機能・超低消費電力コンピューティングのためのデバイス・システム基盤技術の研究開発」の委託研究を受託いたしました。本プロジェクトでは、スピンを操る技術をもとに、メモリ、ロジック回路、ストレージ等の高機能・超低消費電力コンピューティングのための基盤技術を開発することを目的に、今後 5 年間にわたり産学連携で研究開発を行います。

そこで、本プロジェクトにおける研究開発の内容等を皆様にご披露する公開シンポジウムを下記の通りに開催することになりました。皆様にはぜひご出席の上、忌憚のないご意見、ご指導を賜りますようご案内申し上げます。また、お知り合いの方で本成果報告会に興味をお持ちの方がおられましたらぜひお声がけいただきご出席いただければ幸甚に存じます。

ご多忙のところ誠に恐縮ではございますが、何卒よろしくお願い申し上げます。 敬具

プロジェクトリーダー 大野英男

日時： 2007 年 12 月 21 日 14:00～17:20

場所： 東北大学電気通信研究所 ナノ・スピン実験施設 5 階 大会議室

<http://www.riec.tohoku.ac.jp/overview/access/index-j.html>

### シンポジウム

- |                               |             |
|-------------------------------|-------------|
| 1. 開会                         | 14:00       |
| 2. プロジェクトの目標・体制・年次計画の概要 (大野)  | 14:10       |
| 3. 次世代高機能・低消費電力スピンドバイス基盤技術の開発 | 14:40～15:50 |
| 1) ナノスピン材料に関する研究 (池田)         |             |
| 2) スピン素子に関する研究 (安藤)           |             |
| 3) スピン回路に関する研究 (羽生)           |             |
| ～ 休憩 ～                        | 15:50～16:10 |
| 4. 超高速大容量ストレージシステムの開発         | 16:10～17:20 |
| 1) テラビット級次世代垂直記録技術            |             |
| ・ ヘッドならびに記録再生システム (青井)        |             |
| ・ 次世代垂直記録媒体 (島津)              |             |
| 2) 超高速並列階層型サブシステム (村岡)        |             |
| 5. 閉会                         | 17:20       |

ディスカッション及び懇親の集い (学内会場にて) 17:30～

問い合わせ：島津武仁 (022-217-5494, [shimatsu@riec.tohoku.ac.jp](mailto:shimatsu@riec.tohoku.ac.jp))、  
大野裕三 (022-217-5555, [oono@riec.tohoku.ac.jp](mailto:oono@riec.tohoku.ac.jp))