

文部科学省「次世代IT基盤構築のための研究開発」  
 高機能・超低消費電力スピンドバイス・ストレージ基盤技術の開発  
 平成20年度第1回成果報告会

日時: 2008年6月26日(木) 13:00~17:10	
場所: 東北大学電気通信研究所附属ナノ・スピン実験施設 4階 カンファレンスルーム	
プログラム:	
1. 開会の挨拶 大野英男(東北大)	13:00
2. 次世代高機能・低消費電力スピンドバイス基盤技術の開発	
1) 成果の概要 大野英男(東北大)	13:05~13:15
2) ナノスピン材料に関する研究 池田正二(東北大)	13:15~13:35
3) スピン素子に関する研究 安藤康夫(東北大)	13:35~13:55
4) スピン回路に関する研究 羽生貴弘(東北大)	13:55~14:15
5) 高熱安定・低電流スピントルク磁化反転TMR素子の開発 伊藤顕知, 三浦勝哉(日立), 長谷川晴弘, 池田正二(東北大)	14:15~14:35
6) スピンドバイス成膜・加工技術の開発 森田正, 小野一修, 今北健一, 山本弘輝(アルバック), 池田正二, 大野英男(東北大)	14:35~14:55
~ 休憩 ~	14:55~15:20
3. 超高速大容量ストレージシステムの開発	
1) 成果の概要 村岡裕明(東北大)	15:20~15:30
2) テラビット級次世代垂直記録技術	
① 次世代垂直記録媒体の開発 島津武仁(東北大)	15:30~15:50
② 超高感度リーダ技術の開発 高橋宏昌(日立)	15:50~16:10
③ 垂直型高分解能ライトヘッドの開発 山川清志(東北大)	16:10~16:30
④ 超テラビット記録方式の開発 青井 基(東北大)	16:30~16:50
3) 超高速並列階層型サブシステム 藤本和久(東北大)	16:50~17:10
懇親会(さくらホール)	18:15~19:30
お問い合わせ:	
東北大通研 島津武仁( <a href="mailto:shimatsu@riec.tohou.ac.jp">shimatsu@riec.tohou.ac.jp</a> , Tel: 022-217-5494)	
大野裕三( <a href="mailto:oono@riec.tohoku.ac.jp">oono@riec.tohoku.ac.jp</a> , Tel: 022-217-5554)	